**实验四 中规模组合逻辑电路**

**（预习报告）**

1. **实验内容**
2. 预习实验教材第2章、第3章和本实验内容相关的知识；
3. 学习慕课第三章教学内容；
4. 查看74HC138、74HC151数据手册，掌握器件功能，了解管脚分布；
5. 第9周课前完成“3位二进制原码转补码电路”电路设计，将设计方案、原理图（用Multisim绘制并仿真）、硬件连接示意图（可用Fritzing画）写在实验报告的原理部分，并完成电路搭接；
6. 第10周课前完成“血型配对”和“发电机控制器”电01路设计，将设计方案、原理图、硬件连接示意图（可用Fritzing画）写在实验报告的原理部分，并完成电路搭接；
7. **实验设计方案（血型配对）**
8. 输入、输出信号编码

输入信号：用两位二进制数G1G0代表输血者的4种血型，R1R0代表受血者的4种血型:

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| 输血者 | | | 受血者 | | |
| G1 | G0 | 血型 | R1 | R0 | 血型 |
| 0 | 0 | **O型** | 0 | 0 | **O型** |
| 0 | 1 | **A型** | 0 | 1 | **A型** |
| 1 | 0 | **B型** | 1 | 0 | **B型** |
| 1 | 1 | **AB型** | 1 | 1 | **AB型** |

输出信号：S代表是否满足输血/受血条件，“1”满足，“0”不满足；

1. 列出真值表

|  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| **G1** | **G0** | **R1** | **R0** | **S** | **G1** | **G0** | **R1** | **R0** | **S** |
| 0 | 0 | 0 | 0 | **0** | 1 | 0 | 0 | 0 | **1** |
| 0 | 0 | 0 | 1 | **0** | 1 | 0 | 0 | 1 | **1** |
| 0 | 0 | 1 | 0 | **0** | 1 | 0 | 1 | 0 | **0** |
| 0 | 0 | 1 | 1 | **0** | 1 | 0 | 1 | 1 | **0** |
| 0 | 1 | 0 | 0 | **1** | 1 | 1 | 0 | 0 | **1** |
| 0 | 1 | 0 | 1 | **0** | 1 | 1 | 0 | 1 | **1** |
| 0 | 1 | 1 | 0 | **1** | 1 | 1 | 1 | 0 | **1** |
| 0 | 1 | 1 | 1 | **0** | 1 | 1 | 1 | 1 | **0** |

1. 逻辑化简

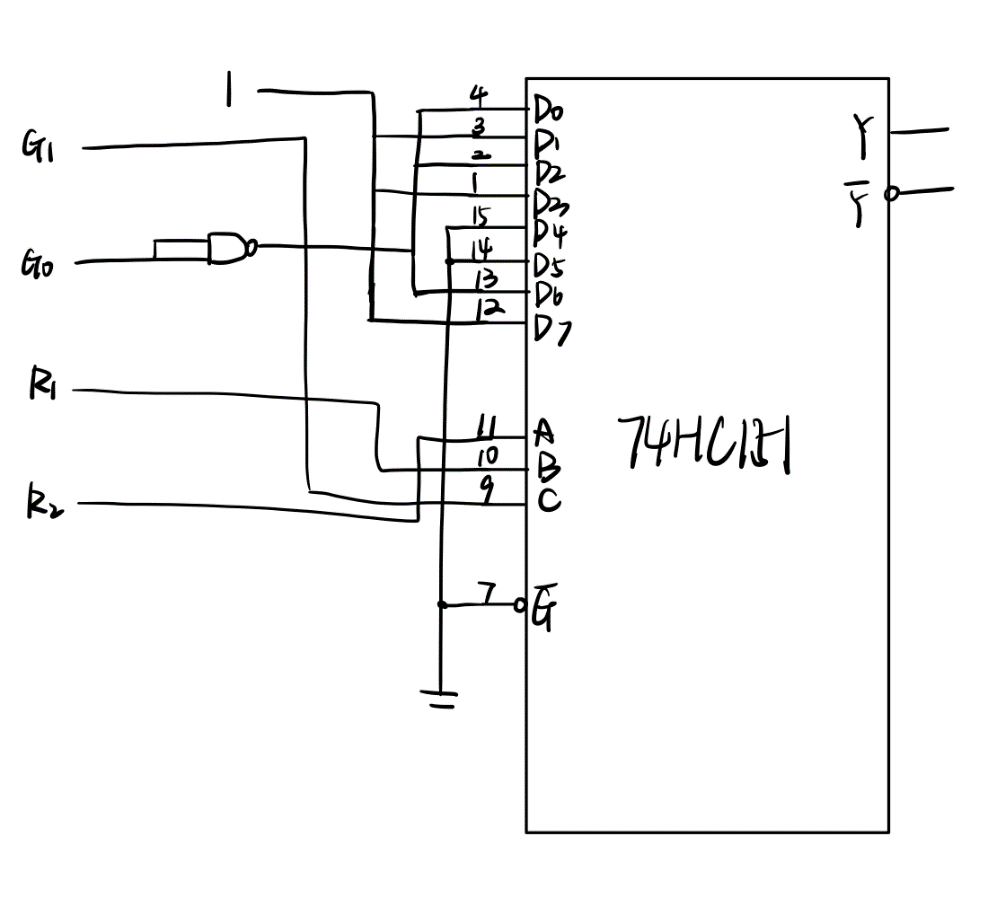
|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **R1R0**  **R1R0** | **00** | **01** | **11** | **10** |
| **00** | 0 | 0 | 0 | 0 |
| **01** | 1 | 0 | 0 | 1 |
| **11** | 1 | 1 | 0 | 1 |
| **10** | 1 | 1 | 0 | 0 |

对卡诺图进行降维：

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **R1R0**  **G1** | **00** | **01** | **11** | **10** |
| **0** | G0 | 0 | 0 | G0 |
| **1** | 1 | 1 | 0 | G0 |

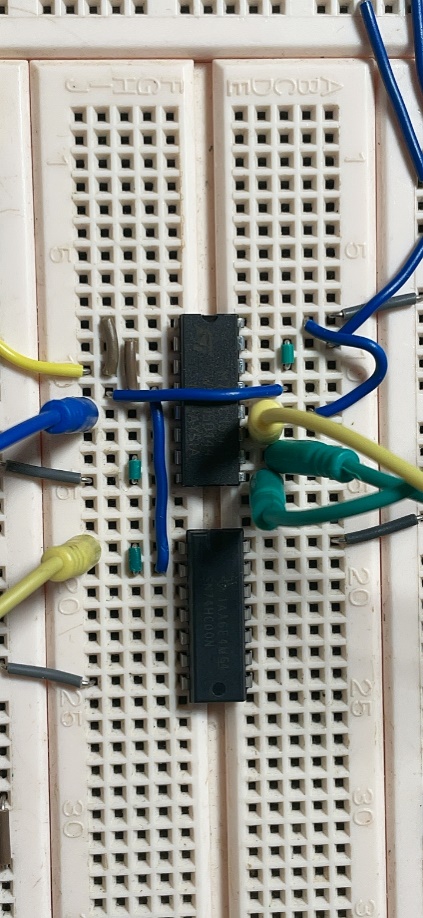
逻辑函数表达式为：S(G1,R1,R0)=Σm(4,5)

1. 逻辑电路图



其中输出Y’为是否匹配，为0则匹配，为1则不匹配。

1. 硬件连接示意图
2. 实物连接图



蓝色线接输出信号，黄色从左到右分别接R0,G0,绿色从左到右分别接G1,R1。

1. **实验设计方案（发电机控制器）**
2. 输入、输出信号编码

输入信号：用C、B、A代表三台用电设备的工作情况：“1”为工作，“0”为不工作；

输出信号：用X、Y代表两台发电机组的工作情况：“1”为工作，“0”为不工作；

1. 列出真值表

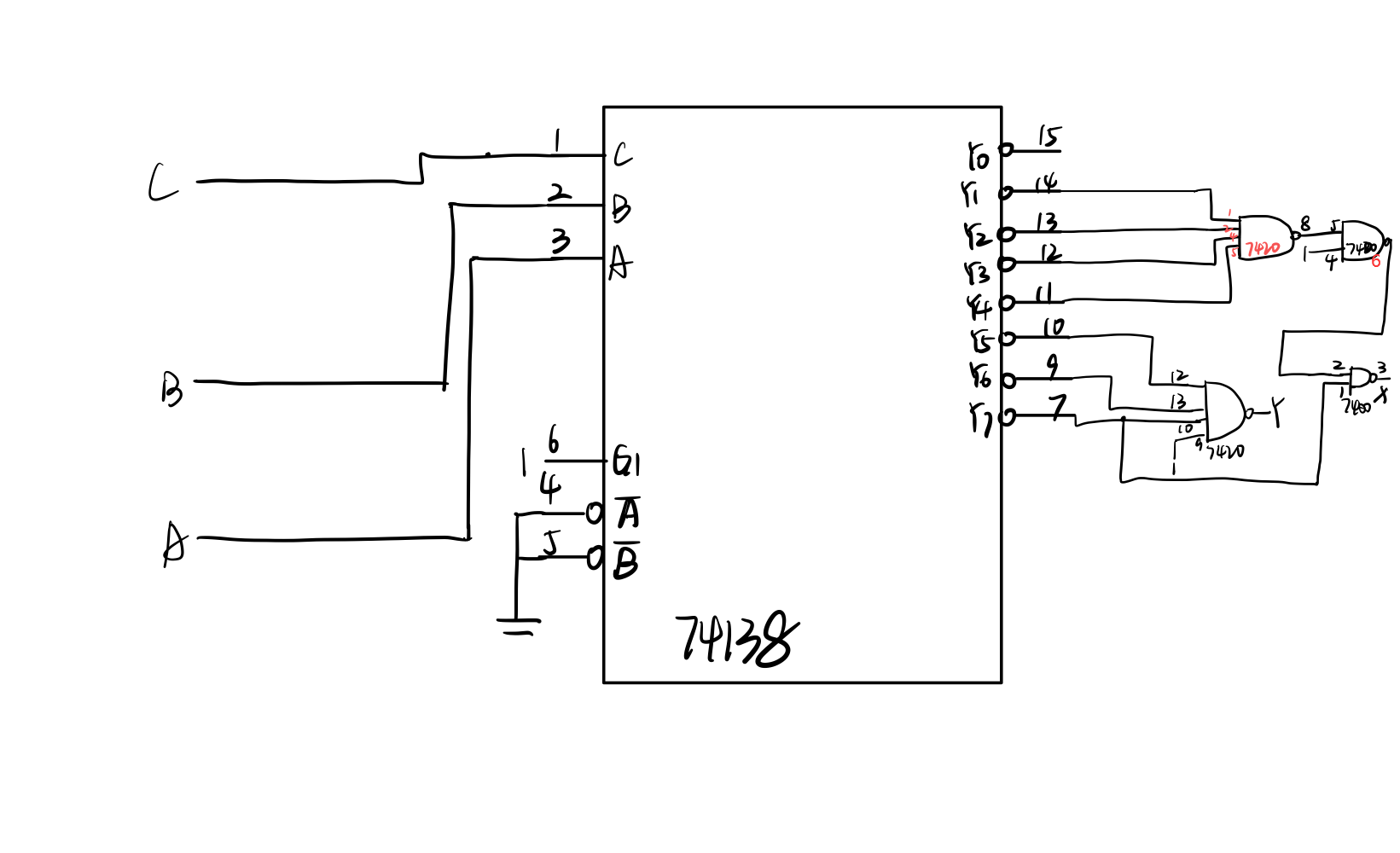
|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **A**(15kW) | **B**(10kW) | C（5KW） | **X**(15kW) | **Y**(25kW) |
| 0 | 0 | 0 | **0** | **0** |
| 0 | 0 | 1 | **1** | **0** |
| 0 | 1 | 0 | **1** | **0** |
| 0 | 1 | 1 | **1** | **0** |
| 1 | 0 | 0 | **1** | **0** |
| 1 | 0 | 1 | **0** | **1** |
| 1 | 1 | 0 | **0** | **1** |
| 1 | 1 | 1 | **1** | **1** |

1. 逻辑化简

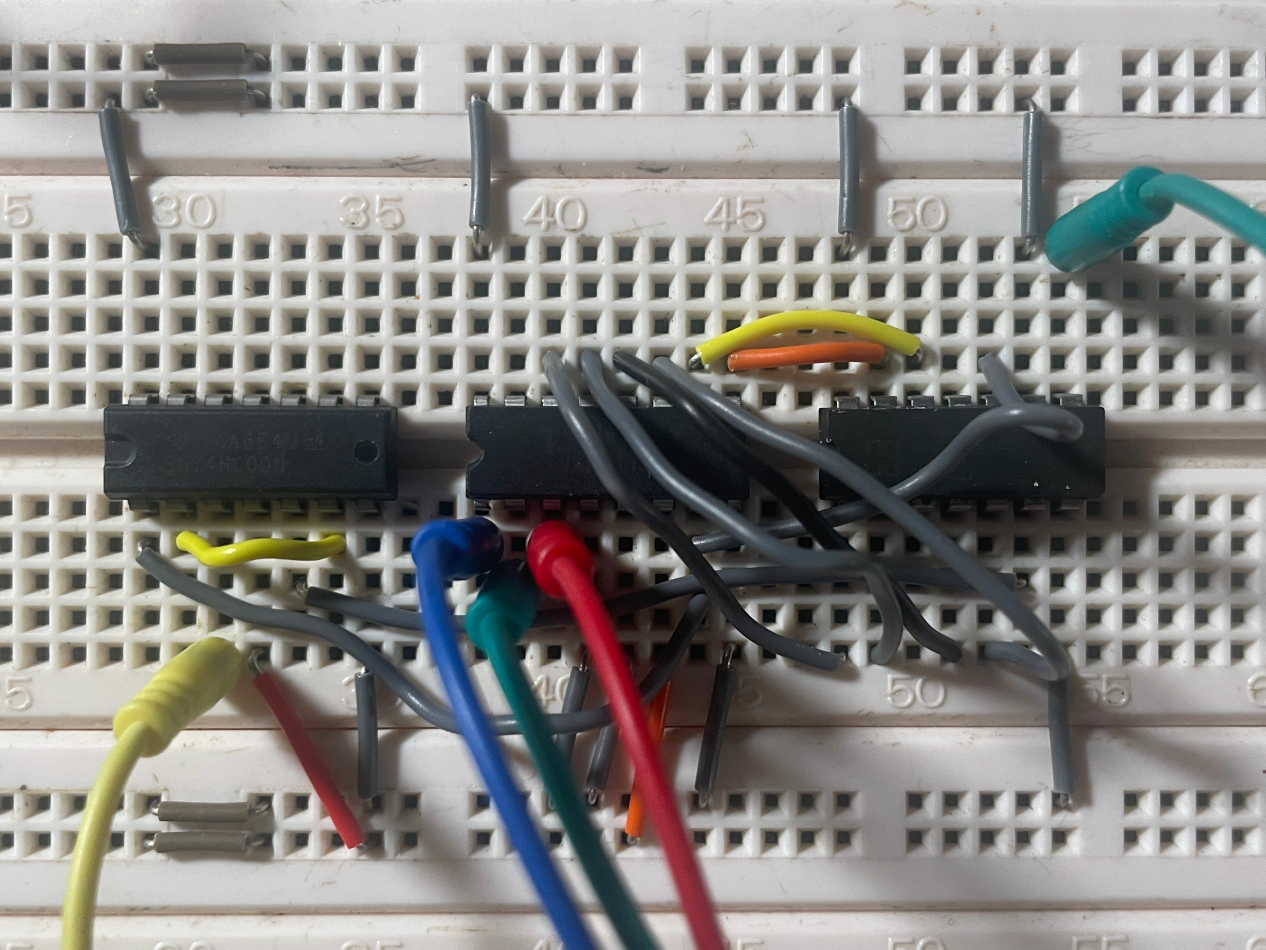
X(A,B,C)=Σm(1,2,3,4,7)，

Y(C,B,A)=Σm(5,6,7)

1. 逻辑电路图



1. 实物连接图



1. **实验设计方案（2位全加器）（选做）**
2. 输入、输出信号编码

输入信号：两组两位二进制数P0P1和Q1Q0代表输入的两组数据，C-1代表低位向本位的进位；

输出信号：S0S1代表相加得到的和，C0代表相加向更高位的进位；

1. 列出真值表

本实验中，先构建出一位全加器，再进行级联，从而实现二位全加器。

一位全加器的真值表：

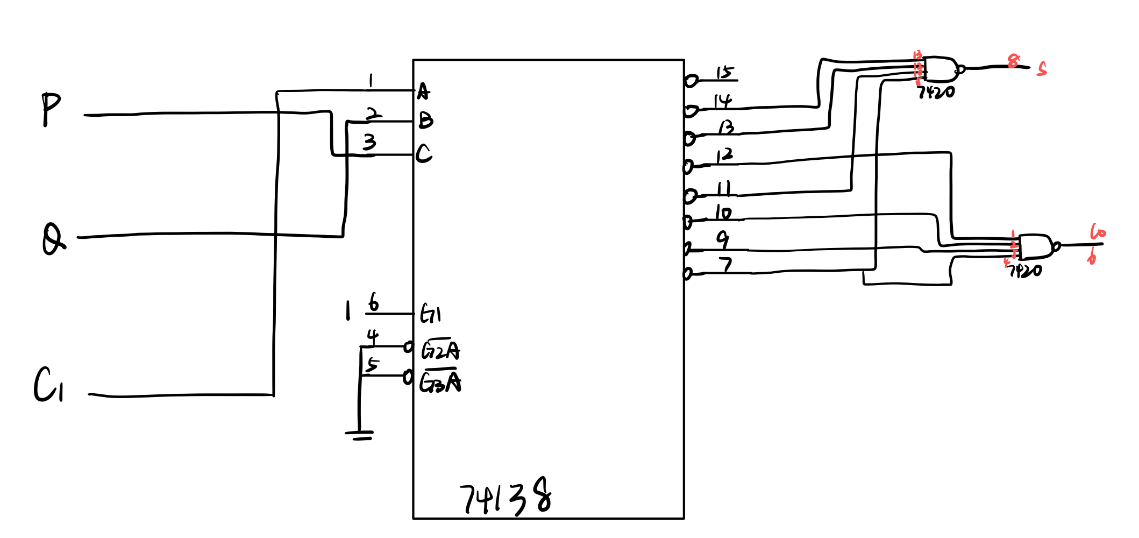
|  |  |  |  |  |
| --- | --- | --- | --- | --- |
| **输入端** | | | **输出端** | |
| **P** | **Q** | **C-1** | **S** | **C0** |
| 0 | 0 | 0 | **0** | **0** |
| 0 | 0 | 1 | **1** | **0** |
| 0 | 1 | 0 | **1** | **0** |
| 0 | 1 | 1 | **0** | **1** |
| 1 | 0 | 0 | **1** | **0** |
| 1 | 0 | 1 | **0** | **1** |
| 1 | 1 | 0 | **0** | **1** |
| 1 | 1 | 1 | **1** | **1** |

1. 逻辑化简

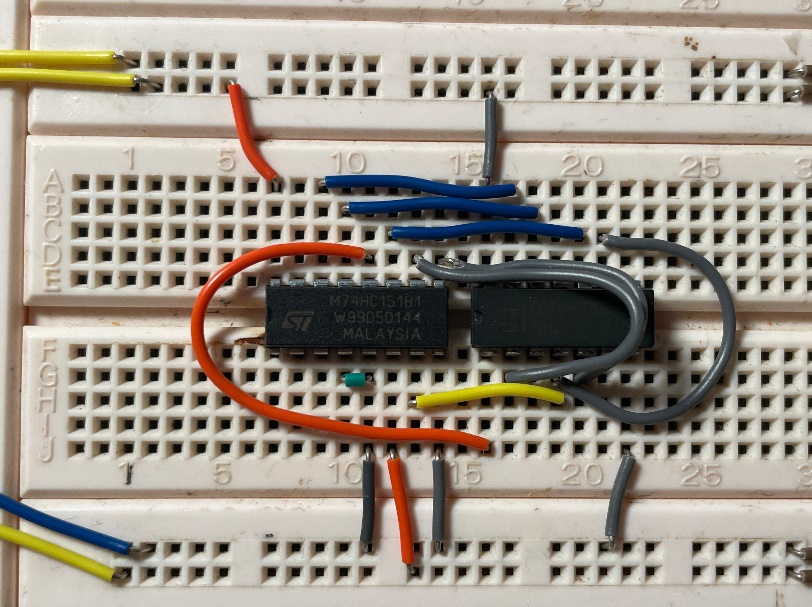
使用74138实现，所以只须把逻辑函数表达式写为最小项和的形式：

S(P,Q,C-1)=Σm(1,2,4,7), C0(P,Q,C-1)=Σm(3,5,6,7)

1. 逻辑电路图



1. 硬件连接示意图
2. 实物连接图

****

1. **测试方案**

每一个电路设计均应对应真值表，遍历所有输入组合，观察输出是否与真值表上预期相符。